**Ejercicio para cambiar las vías de la caché del diagrama del ejercicio de caché:**

Capacidad de la caché: Constante = X (En el ejemplo son 16 KB)

Nº de bloques de la caché: Constante = Y (En el ejemplo del diagrama son 256)

Número de palabras/bloque: Constante = Z (En el ejemplo son 8)

Tamaño de palabra: Constante = S (En el ejemplo son 64 bits)

**En una vía:**

Tendríamos una tabla de 256 entradas (en vez de dos tablas de 128 entradas).

En el bus de direcciones, el byte offset no cambia debido a que no hemos cambiado el tamaño de la palabra (se mantienen los 3 bits). El block offset tampoco cambia porque se mantiene el número de palabras (se mantienen los 3 bits). Sin embargo, el índice sí cambia debido a que hay que direccionar más entradas, por lo que el índice sería 8 bits y la etiqueta se queda con 50 bits.

**En cuatro vías:**

Tendríamos cuatro tablas de 64 entradas cada una.

Tanto el byte offset como el block offset se mantienen iguales que en la de dos vías pero el índice tendría 6 bits y la etiqueta tendría 52 bits.

**En ocho vías:**

Tendríamos ocho tablas de 32 entradas cada una.

Tanto el byte offset como el block offset se mantienen iguales que en la de dos vías pero el índice tendría 5 bits y la etiqueta tendría 53 bits.